

| | |
|--------------------|---|
| 公開番号 又は 特許番号 | 特開 2012-181669 |
| 発明名称 | 素子解析システム、素子解析方法及び素子解析プログラム |
| 出願人 又は 権利者 | みずほ情報総研株式会社 |
| 想定デバイス | その他 |
| 要約 | <p>【利用分野】</p> <p>複数の要素形状から構成された素子構造を有する素子を評価・解析するための素子解析システム、素子解析方法及び素子解析プログラムに関するもの。</p> <p>【発明の内容】</p> <p>素子解析装置 20 の制御部 21 は、出力特性の実測値を登録し、実測値を実現する要素形状のモデルパラメータの生成処理を実行する。次に、制御部 21 は、モデルパラメータの統計処理を実行し、ばらつきが大きいモデルパラメータを特定する。次に、制御部 21 は、ばらつきが大きいモデルパラメータの原因を特定する。ここでは、モデルパラメータに対応した形状要素を特定する。そして、制御部 21 は、評価出力処理を実行する。更に、新たな構造情報を取得した場合、制御部 21 は、構造に対応したモデルパラメータを算出し、統計値を利用して設計処理を実行する。</p> |
| 図面 | <p>The diagram illustrates the architecture of the element analysis device 20. It features an input section 11 and an output section 12. The core of the device is the control section 21, which is divided into four functional blocks: 211 (actual value registration), 212 (model parameter calculation), 213 (statistical processing), and 214 (simulation processing). The device interacts with several external data storage and processing units: 22 (actual characteristic data storage), 23 (parameter value storage), 24 (statistical value data storage), 25 (parameter generation), 26 (equivalent circuit generator), and 27 (generator). The flow of information is as follows: Input 11 feeds into the actual value registration block 211, which stores data in 22. The registration block 211 also feeds into the calculation block 212, which calculates model parameters. The calculation block 212 feeds into the statistical processing block 213, which stores results in 24. The statistical processing block 213 feeds into the simulation processing block 214, which generates parameters in 25. The simulation block 214 feeds into the output section 12. Additionally, the equivalent circuit generator 26 and generator 27 provide input to the calculation block 212.</p> |